

특허청 **특허심사** **신속**

튼튼한 지식재산 생태계,
기업성장 견인

www.kipo.go.kr

경제혁신

보도자료

KOREAN INTELLECTUAL PROPERTY OFFICE

문 의	산업재산정책국 산업재산창출전략팀	과 장 이선우 사무관 이창남	042-481-8499
	2015년 3월 31일(화) 조간부터 보도해 주시기 바랍니다. 인터넷매체는 3월 30일(월) 낮 12시 이후 게재 바랍니다.		

특허청, 제16회 대한민국 반도체 설계대전 개막

- 반도체 설계 국내 유일의 정부주관 공모전으로 자리매김 -

특허청은 참신하고 우수한 반도체 설계기술의 발굴과 시스템반도체 산업계 종사자의 사기 진작을 위해 ‘제16회 대한민국 반도체 설계대전’을 개최한다.

특허청과 반도체산업협회가 공동으로 주관하는 본 대회는 올해로써 벌써 15주년을 맞이하며 시스템반도체 설계에 대한 명실상부한 국내 유일의 정부주관 공모전으로 자리매김하고 있다.

특히 이번 대회부터는 우수 수상작에 대한 제품화를 후속 지원하고, 재기 발랄한 대학(원)생의 참여 활성화를 위해 공모전 운영 방식을 전면 개편하며, 외국인에 대한 신청 자격을 허용하는 등 수상혜택, 운영 방식 및 신청자격을 대폭 개선하여 완전히 변모된 모습으로 진행된다.

그동안의 금전적인 일회성 포상에서 벗어나 반도체 설계기술 포럼, 박람회 등 다채로운 프로그램을 통해 산업계에 홍보할 수 있는 기회를 제공하고, 반도체 칩에 바로 사용될 수 있도록 성능개선 및 신뢰성 검증 등 상용화를 지원하며, 국내 유일의 반도체설계재산유통센터(KIPEX)에 심사없이 등록되어 수요 기업과 라이선스를 체결하는

등 다양한 수상 혜택이 주어진다.

또한, 작년에 신설된 대학(원)생 대상 ‘창의 IP 공모전’을 보다 활성화하고 더욱 다양한 아이디어를 발굴하기 위해 응모 주제에 대한 기술 범위를 확대하고, 학사일정을 고려하여 설계작품의 최종 제출 기간도 연장하며, 종전의 결과 중심 평가에서 개발과정의 노력에 대한 가치도 인정받을 수 있도록 과정 평가도 병행한다.

아울러, 국내 대학 및 연구 기관에 외국인이 증가하는 현실에 발맞춰 국내에 거주하는 외국인에게도 내국인과 함께 팀을 이루어 본 대회에 참여하는 경우에 한하여 응모 기회를 부여하여 내·외국인 차별없이 우수 인력의 연구성과를 국내 산·학·연에 전파·확산함으로써 시스템 반도체 산업계의 저변이 확대될 것으로 기대된다.

권혁중 특허청 산업재산정책국장은 “그동안 반도체 설계대전은 우수한 반도체 설계재산을 발굴하는데 많은 역할을 해왔다”라면서 “이제는 발굴된 우수 설계재산들이 메모리 반도체 시장의 4배인 시스템 반도체 산업의 경쟁력 제고로 이어질 수 있도록 정책적 지원을 보다 강화해 나갈 것”이라고 밝혔다.

제16회 대한민국 반도체 설계대전의 자세한 내용은 특허청 홈페이지(www.kipo.go.kr/semicon-design) 등을 통해 공고되며, 참가희망자는 3.31(화)부터 E-Mail 및 우편을 통해 참가신청서를 제출하면 된다.

□ 목적

- 우수 반도체 IP와 설계 아이디어 발굴 및 개발자·유공자 포상을 통한 반도체 산업계 사기 진작
- 시스템반도체 업계 종사자와 수상자 간의 인적 교류를 확대하고 기술·시장 정보 공유를 통한 반도체 IP 산업 육성

□ 시상 및 포상 규모

- 자유주제 공모전

구 분	시상수	상금(만원)	비 고
대 상	1	1,000	대통령상
금 상	1	700	국무총리상
은 상	2	각 500	산업통상자원부장관상
동 상	3	각 300	특허청장상
소 계	7	3,600	
특별상	1	200	한국발명진흥회장상
	1	200	한국반도체산업협회장상
총 계	9	4,000	

- 창의 IP 공모전

구 분	시상수	상금(만원)	비 고
금상	1	300	특허청장상
은상	1	200	
동상	1	100	
총계	3	600	

* 창의 IP 공모전의 포상 규모는 대회 진행 사정에 따라 변경 가능

- 유공자 표창

구 분	시상수	상금(만원)	비 고
공로상	1	500	특허청장상
특별상	1	200	한국반도체산업협회장상
총계	2	700	

□ 신청자격 및 대상

① 자유주제 공모전

- (자격) 국내에 거주하며, 반도체 설계분야 연구개발에 종사하는 개인 또는 팀(3인 이내, 외국인은 같은 기관 소속 내국인과 공동 참여)
- (대상) 공고일 이전까지 정부표창 또는 설계대전 수상 사실이 없으며, 결과물 제출기한까지 설계가 완성된 작품

② 반도체 설계대전 창의 IP 공모전

- (자격) 국내에 거주하며, 국내 소재 반도체설계분야 대학(원)에 재학 중인 대학(원)생 개인 또는 팀(3인 이내, 외국인은 같은 기관 소속 내국인과 공동 참여, 학부생 1인 이상 필참)
- (대상) 공고일 이전까지 정부표창 또는 설계대전 수상 사실이 없으며 결과물 제출기한까지 주제*에 대한 설계가 완성된 작품

* 반도체 IP로 사용 가능하고, FPGA**로 구현되는 디지털 회로

** Field-Programmable Gate Array : 설계된 회로의 동작 및 성능을 검증 하기 위해 사용하는 회로

③ 유공자 포상

- (자격) 반도체 설계 분야에서 5년 이상 재직한 자

□ 신청기간 및 결과물 제출기한

① 자유주제 공모전

- (참가신청) 3. 31(화) ~ 5. 29(금), (결과제출) 7. 31(금)

② 창의 IP 공모전

- (참가신청) 3. 31(화) ~ 6. 30(화), (결과제출) 7. 31(금)

③ 유공자 포상

- (신청) 3. 31(화) ~ 7. 31(금)

□ 신청방법

- 참가 신청서 또는 포상 신청/추천서를 작성하여 우편* 또는 E-mail**로 신청

* 우편 : 대전광역시 서구 청사로 189, 정부대전청사 4동 1804호 산업재산창출 전략팀 (우)302-701

** E-mail : semicon-ip@korea.kr

- 공모전 참가신청자는 홈페이지에 공개된 권리보호요강을 서명하여 같이 제출하여야 함
- 신청에 필요한 서류는 홈페이지(www.kipo.go.kr/semicon-design)를 통해 다운로드 가능