


특허청

혁신의 새시대
튼튼한 지식재산 생태계,
기업성장 견인



 73주년 003인 3백만 3백인
 넓게 들었습니다
 바르게 알려겠습니다

보도자료

www.kipo.go.kr

KOREAN INTELLECTUAL PROPERTY OFFICE

문 의	특허심사2국 반도체심사과	과 장 장현숙 사무관 김상연	042-481-5950 042-481-8397
	2015년 5월 21일(목) 조간부터 보도해 주시기 바랍니다. 인터넷매체는 5월 20일(수) 낮 12시 이후 게재 바랍니다.		

발명의 날 50주년 기념 다출원 발명가 초청 행사

- 반도체 분야 다출원 발명가 top 5 선정, 공로 인정·감사패 수여 -

특허청(청장 최동규)은 반도체 제조 공정·재료 분야의 다출원 발명가 5인을 선정하여, 21일(목) 정부대전청사에서 발명가 초청 행사를 개최한다.

우리나라 반도체 분야는 지난 3년간 세계 2위의 시장 점유율을 지켜냈고, 국내 수출 분야에서 1위를 차지하고 있는 전기전자 제품의 핵심적인 역할을 하고 있어, 향후 지속적으로 우리나라 경제 발전의 견인차 역할을 수행할 것으로 전망되고 있다.

이에 특허청에서는 반도체 분야의 신기술 개발에 힘쓰고 있는 발명가들의 공로를 기리기 위하여, 발명의 날 50주년에 최근 3년간 대기업, 중견 / 중소기업, 대학 / 연구기관 등 각 부문에서 가장 많은 발명을 출원한 발명가 5인을 선정하여 감사패를 수여하고, 발명 과정에서의 보람 및 애로사항을 특허청 심사관들과 나누는 시간을 가질 예정이다.

선정된 발명가 5인은 삼성전자 박병률 수석연구원, 애플코리아 김병진 책임연구원, 케이씨텍 조문기 대리, 동우화인켐 최한영 수석연구원, 국민대 산학협력단 김동명 교수로, 이들은 반도체 분야의 최일선에서 신기술 개발에 힘쓰며, 지난 3년간 각 부문별 가장 많은 발명을

출원한 발명가들이다.

이날 행사는 신진균 특허심사2국장의 감사패 수여에 이어 다출원 발명가들이 발명에 관한 본인의 강점, 가장 기억에 남는 발명, 발명 과정에 있어서의 어려움, 다출원하게 된 동기 및 계기 등을 주제로 개인 발표를 하고, 반도체심사관이 특허 심사 과정이 어떻게 이루어지는지에 대한 심사 프로세스 시연 및 반도체 제조 공정·재료 분야의 출원 동향을 소개하는 순서로 진행된다.

행사 후에는 다출원 발명가들과 심사관들이 특허 출원 및 심사 대응 과정에 있어서의 애로사항 등에 관하여 자유로운 질의응답 및 대화를 할 수 있는 간담회를 갖고, 발명가들이 심사관의 심사 환경을 견학할 수 있도록 할 예정이다.

특허청 반도체심사과 장현숙 과장은 “이번 다출원 발명가 초청 행사를 통해 발명가들의 그간의 노고를 인정하고 감사하는 마음이 잘 전달되기를 바라며, 이로 인해 앞으로도 반도체 분야에서 우리나라가 계속 선전할 수 있도록 발명가들의 신기술 개발에 대한 의욕이 진작되는 계기가 될 수 있기를 바란다”고 말했다.

반도체과 VIP 발명가 초청 행사 세부 계획

I 개 요

□ 추진 배경

- 발명의 날 50주년을 맞아 반도체 시장 점유율 세계 2위 달성 및 국내 수출 분야 1위에 지속적으로 기여하고 있는 발명가 격려
- 반도체 기술 분야* 지난 3년간** 최다출원 발명가를 선정하여 감사패 수여, 발명 동기 및 등록되기까지의 애로사항 청취

* 대상 IPC : H01L21/00~27/32, G03F01/00~09/02

** 2013.01.01. ~ 2015.02.28.

□ 목적 및 효과

- ‘다출원 발명가’의 공로 인정으로 자부심 고취 및 지속적인 발명 의욕 진작
- 다출원 발명가들과의 간담회를 통하여 발명가들의 심사관련 요구를 '15년 차세대 반도체 포럼*에 반영

* 2015년 11월 개최 예정

□ 초청 대상자

- 지난 3년간 반도체 부문 최다 출원 발명가를 업체 분류별 선정
- 후보군 선정* 후 대상자들과 일정 조율하여 최종 선정

* 출원인 구분 : 대기업, 중견 / 중소기업, 연구기관 / 대학

- 후보군 선정예

구 분		대기업	중견기업		연구기관/대학
재료 (G03F)	소속	삼성디스플레이	동우화인켐	룸엔드하스코리아	한국나노기술원
	이름	주진호(15건)	최한영(33건)	최경진(13건)	박형호(3건)
공정 (H01L)	소속	삼성전자	엠 코	(주)케이씨텍	국민대 산학협력단
	이름	박병률(28건)	김병진(44건)	조문기(42건)	김동명(12건)

II 일정 및 내용

□ 주요 일정

- 일 시 : 5. 21.(목) / 14:00~16:00
- 장 소 : 4동 7층 멀티미디어실
- 참석자 : 반도체심사과 모든 심사관 및 발명가 5명(총 35명 내외)
- 세부 계획

시 간	내 용
14:00 ~ 14:20 (20')	○ 국장님 인사말씀 및 감사패 수여
14:20 ~ 14:25(5')	○ 과장님 소개
14:25 ~ 14:35(10')	○ 반도체분야 최근 출원 및 등록 동향(이석주 심사관)
14:35 ~ 15:25 (50')	○ VIP 발명가들의 개인발표
15:25 ~ 15:35 (10')	○ 심사 프로세스 설명(김상연 심사관)
15:35 ~ 15:55 (20')	○ 심사관과의 간담회 및 사무실 견학
15:55 ~ 16:00(5')	○ 과장님 인사말씀

□ 행사 내용

- 발명가 정보 및 개인발표*(50')

부 문	소 속	이 름	발표 주제	담당 심사관**
대기업	삼성전자	박병률	제품 Module 기술 개발 활동을 통한 핵심 발명 도출	심병로
중 견/ 중소기업	앰 코	김병진	다출원의 노하우와 발명의 경험	정구원
	(주)케이씨텍	조문기	비개발자(특허팀, 비연구원)의 특허 발명	정성용
대 학	국민대 산학협력단	김동명	대학 연구실에서의 발명 및 특허출원에 있어서 애로사항	홍종선
중 견/ 중소기업	동우화인캡	최한영	특허 다출원을 위한 필수 역량	박지영

* 발명가 구분에 따른 발표 내용 준비, 1인당 10분 이내 발표

** 발명가 출원 IPC에 따른 도우미 심사관 지정 후 1:1 안내 실시

- 반도체 제조 공정 · 재료 분야 출원 및 등록 동향*
 - * 발표자 : 이석주 심사관
- 심사 프로세스 설명(10')
 - 공개된 특허 1건을 예로 들어 실제 심사 과정 시연
 - 화면 캡처를 이용하여 기술 내용 파악, 인용 문헌 검색, 통지서 작성 등의 과정을 구체적으로 설명*
 - * 발표자 : 김상연 심사관
- 심사관과의 간담회 및 사무실 견학(20')
 - 심사관과 발명가 간의 자유로운 질의응답 및 대화*
 - * 포지티브 심사에 대한 견해, 발명인들의 심사에 대한 요구 사항 등
 - 반도체과 사무실로 이동 후 심사관의 심사 환경 견학