

문 의	특허심사2국 반도체심사과	과 장 장현숙 사무관 김종희	042-481-5950 042-481-5452
 공공누리 공공서식물 자유이용식	2015년 11월 13일(금) 조건부터 보도해 주시기 바랍니다. 인터넷매체는 11월 12일(목) 낮 12시 이후 게재 바랍니다.		

위기의 한국 반도체, 특히경쟁력 혁신 서둘러야

- 2015 차세대 반도체 지식재산권 포럼 열려 -

메모리 반도체 분야에서 부동의 세계 1위를 고수하고 있는 한국 반도체가 최근 중국의 반도체 급성장과 인텔의 메모리시장 재진입에 따라 그 위상을 위협받고 있다.

특허청(청장 최동규)은 한국반도체산업협회(회장 김기남)와 공동으로 오는 11월 20일(금) 경기도 판교 소재 반도체산업협회 회관에서 특허 경쟁력 혁신을 위해 **‘2015 차세대 반도체 지식재산권 포럼’**을 개최한다고 밝혔다.

차세대 반도체 지식재산권 포럼은 반도체 분야에서 활동하고 있는 기업 특허담당자, 연구원, 변리업계 종사자들 간의 소통과 지식재산권 역량 강화를 위해 매년 개최되고 있다.

올해에는 타업계의 특허경영 모범 사례와 사내 보유특허 중 핵심특허 선별 방법과 같이 업계의 특허경쟁력을 혁신하는데 초점을 맞추었다. 출원인·심사관 현장면담과 지재권 상담도 함께 진행될 예정이다.

특허청 반도체심사과 장현숙 과장은 “위기에 처한 국내 반도체 산업은 기술혁신과 투자 못지않게 특허경쟁력의 혁신도 어느 때 보다 중요한 시점이다. 이번 행사가 중국과 미국의 메모리 반도체 도전에 당당히 맞설 수 있도록 근본적인 특허혁신 방안을 모색할 수 있는 계기가 되길 기대한다”라고 말했다.

【붙임 1】 2015 차세대 반도체 지식재산권 포럼 일정

【붙임 2】 행사장 약도

【참고 1】 참가신청: info.ksia.or.kr/mail/20151104/20151104.html

【참고 2】 차세대반도체연구회(www.kipo.go.kr/club/semiconductor)

붙임1 2015 차세대 반도체 지식재산권 포럼 일정

□ 일시 및 장소

- 일시 : 2015. 11. 20.(목), 14:00 ~ 17:30
- 장소 : 한국반도체산업협회 9층 세미나실(경기도 판교 소재)

□ 프로그램

시 간	내 용	비 고
13:30~14:00	안내 및 접수	-
14:00~14:05	개 회	장현숙 과장 (특허청 반도체심사과)
14:05~14:10	인사말	이상철 국장 (특허청 특허심사2국)
14:10~15:00	· 판례를 통한 특허분쟁 전략 - 균등론의 이해	고종욱 법원조사관 (서울중앙지법)
15:00~15:30	· 사내 보유특허 중 핵심특허 선별 방법 - 특허분석평가서비스 평가 모델 및 활용	곽정애 박사 (이화여대)
15:30~16:00	· 심사사례로 본 강한 특허창출 전략 - 명세서·특허청구범위 작성시 주의사항	김현숙 서기관 (특허청 반도체심사과)
16:00~16:10	휴 식	
16:10~16:25	· 출원인별 기재불비 분석 및 문제 해결 방안	김정진 사무관 (특허청 반도체심사과)
16:25~16:45	· 해외 판례 검색방법 및 반도체분야 주요 판례	계원호 사무관 (특허청 반도체심사과)
16:45~17:20	· 경영 및 연구개발과 연계된 특허관리 전략	안용귀 상무 (한온시스템(주))
17:20~17:30	질의 응답 및 폐회	장현숙 과장 (특허청 반도체심사과)

- 출원인과 심사관의 현장면담 부스 운영
- 지재산 관련 기업 애로사항 청취 및 상담 부스 운영
- 특허청 중소-중견기업의 지원정책 상담 부스 운영

붙임2 행사장 약도

- 행사장 주소: 경기도 성남시 분당구 판교역로 182(삼평동 644번지)
한국반도체산업협회 회관 9층
- 협회 전화번호: 02-576-3472/4
- 신분당선 판교역 1번 출구(도보 3분)

