



문의	산업재산정책국 산업재산창출전략팀	팀장 이선우 주무관 박진웅	042-481-8254 042-481-3465
 공공누리 공공저작물 자유이용허락	2016년 4월 4일(월) 조간부터 보도해 주시기 바랍니다. 인터넷매체는 4월 3일(일) 낮 12시 이후 게재 바랍니다.		

특허청, 제17회 대한민국 반도체 설계대전 개막

- 실력 있는 반도체 설계기술자들의 경연, 막 오른다 -

특허청(청장 최동규)은 참신하고 우수한 반도체설계기술의 발굴과 시스템반도체 산업계 종사자의 사기 진작을 위해 한국반도체산업협회(회장 박성욱)와 공동으로 제17회 대한민국 반도체 설계대전을 개최한다.

2000년부터 매년 개최되고 있는 본 대회는 글로벌 반도체 강국인 우리나라에서 산·학·연 반도체설계인력이 우수 설계기술을 겨루는 유일한 정부 주최 공모전으로, 그동안 반도체설계 분야 인력 양성에 기여해왔다.

이번 대회는 일반인 대상의 '칩 설계 공모전'과 대학(원)생 대상의 '알고리즘 설계 공모전'으로 나뉘어 운영되며, 반도체 설계분야에서의 업적이 뛰어난 자를 포상하기 위한 유공자 표창도 진행한다.

일반인 대상의 ‘칩 설계 공모전’은 설계가 완성된 칩 또는 설계회로를 평가하기 위한 공모전이다. 설계자가 제작한 제품의 독창성과 성능의 우수성 등을 종합 평가하여 수상작을 결정한다.

‘알고리즘* 설계 공모전’은 칩을 제작하기에 비용과 시간 등 여력이 부족한 대학(원)생들을 위한 공모전이다. 대학(원)생들이 프로그래밍 언어(C, C++, JAVA, HDL 등)를 활용하여 반도체용 알고리즘을 구현하면, 설계에 포함된 아이디어의 독창성과 알고리즘의 우수성 등을 평가하는 방식으로 운영한다.

* 알고리즘(Algorithm) : 반도체 설계를 위한 공식, 단계적 절차 등에 대한 프로그램

제출된 작품은 전문가로 구성된 심사위원회가 예선 및 본선심사를 거쳐 수상작품을 결정하여 11월에 시상할 예정이다. 수상작(칩 설계 공모전 9개, 알고리즘 설계 공모전 3개)에 대해서는 상장과 총 4,600만원의 상금을 수여한다. 이외에도 중소기업청의 기술혁신형 중소기업(Innobiz, 이노비즈) 지정평가 시 가점을 부여하고, 각종 기술 포럼에서 소개할 기회를 주는 등 추가적인 혜택도 누릴 수 있다.

마지막으로 유공자 표창은 반도체 설계분야에 기여한 공로가 큰 자를 추천 또는 신청 받아 2명을 선정하여 상장과 총 700만원의 상금을 수여한다.

특허청 김태만 산업재산정책국장은 “본 행사를 통해 국내 반도체설계기술의 향상 및 개발촉진을 가속화시키고 우수한 설계기술 인력을 배출하여 반도체산업 경쟁력 강화에 많은 도움이 될 것으로 기대한다.”고 밝혔다.

참가희망자는 6월 30일까지 참가신청서를, 8월 31일까지 설계작품 설명서를 우편 또는 이메일로 특허청에 제출하면 되며, 보다 자세한 사항은 특허청 홈페이지 (www.kipo.go.kr/semicon-design)를 참조하거나 특허청 산업재산창출전략팀(042-481-3465)으로 문의하면 된다.

- ※ 붙임 1. 제17회 대한민국 반도체 설계대전 포스터 1부.
2. 제17회 대한민국 반도체 설계대전 개요 1부.



제17회 대한민국 반도체 설계대전

특허청에서는 우수 반도체설계재산과 아이디어를 발굴하고 반도체 설계산업의 진흥에 이바지한 자를 포상하기 위하여 아래와 같이 '제17회 대한민국 반도체설계대전'을 개최합니다. 관심 있는 분들의 많은 참여 바랍니다.

시상 및 포상 종류

○ 칩 설계 공모전

구분	시상수	상금	배고
대상	1	1,000만원	대통령상
금상	1	700만원	국무총리상
은상	2	400만원	산업통상자원부장관상
동상	3	300만원	특허청장상
특별상	1	200만원	한국발명진흥회장상
특별상	1	200만원	한국반도체산업협회장상

○ 알고리즘 설계 공모전

구분	포상수	상금	배고
대상	1	300만원	특별장상
은상	1	200만원	
동상	1	100만원	

* 알고리즘 설계 공모전의 포상 규모는 대회 진행 상황에 따라 변경 가능

○ 유공자 포상

구분	포상수	상금	배고
장려상	1	500만원	특별장상
특별상	1	200만원	한국반도체산업협회장상

당선자에 대한 지원

- 포럼 등 행사를 통한 수상작품 및 설계기술 소개
- 언론매체를 통한 수상자와 수상작 홍보
- 반도체설계재산유통센터 등록을 통한 거래 지원
- 기술혁신형 중소기업(INNOBIZ) 지정 평가 시 수상자 소속기업에 가점 부여

신청자격 및 대상

○ 신청자격

칩 설계 공모전 | 국내에 거주하며 반도체 설계분야의 연구 및 개발에 종사하는 개인 또는 팀 (3인 이내, 외국인인 같은 기관 소속 내국인과 공동 참여 가능)

알고리즘 설계 공모전 | 국내에 거주하며 국내 소재 반도체설계분야 대학(원)에 재학 중인 대학원생 개인 또는 팀 (3인 이내, 학부생 1인 이상 필참, 외국인인 같은 대학(원) 소속 내국인과 공동 참여 가능)

유공자 포상 | 반도체 설계 분야에서 5년 이상 재직된 자

○ 공모전 응모대상

칩 설계 공모전 | 2016년 3월 31일 현재 정부표창 또는 설계대전 수상 사실이 없으며 설계작품 설명서 제출기한까지 설계가 완성된 칩 또는 FPGA

알고리즘 설계 공모전 | 2016년 3월 31일 현재 정부표창 또는 설계대전 수상 사실이 없으며 설계작품 설명서 제출기한까지 반도체용 알고리즘으로 구현된 프로그램 (C, C++, JAVA, HDL 활용)

신청기간

○ 칩 설계 공모전

참가신청 2016. 3. 31(목) ~ 2016. 6. 30(목)

▶ 설계작품 설명서 제출기한: 2016. 8. 31(수)

○ 알고리즘 설계 공모전

참가신청 2016. 3. 31(목) ~ 2016. 6. 30(목)

▶ 설계작품 설명서 제출기한: 2016. 8. 31(수)

○ 유공자 포상

신청일수 2016. 3. 31(목) ~ 2016. 7. 29(금)

신청방법 및 결과발표

신청서류 | 홈페이지 (www.kipo.go.kr/semicon-design) 에서 다운로드
* 공모전 참가 신청자는 홈페이지에 공개된 권리보호요건을 서명하여 같이 제출

E-mail 또는 우편 신청 | E-mail: semicon-ip@korea.kr
우 편: 대전광역시 서구 청사로 189, 정부대전청사 4동 1804호 산업재산출력전략팀 (우)35208

결과 발표 | 특허청 홈페이지 게시 및 개별통보(10월)

기 타

- 선정 절차 및 자세한 사항은 공모전 홈페이지 참조(www.kipo.go.kr/semicon-design)
- 문의처 | 특허청 산업재산정책국 산업재산출력전략팀
☎ 042-481-3465, semicon-ip@korea.kr
- 참가신청서, 제출서류 및 결과물의 보안 유지(심사위원: 비밀유지 서약서 제출)
- 시상식 일자 | 2016년 11월 (예정)

주 최: 특허청

공동 주관: 특허청 · 한국반도체산업협회

후 원: 산업통상자원부 · 한국발명진흥회

□ 개최 목적

- 우수 반도체 설계기술 및 아이디어 발굴, 반도체 설계 인력 양성 촉진 및 개발자·유공자 포상을 통한 반도체 산업계 사기 진작

□ 진행 절차

- 칩 설계 공모전, 알고리즘 설계 공모전 및 유공자 포상으로 구별하여 진행
 - (칩 설계 공모전) 일반인이 설계한 칩 또는 FPGA에 대해 서면 평가 → 발표·시연 평가를 진행하여 수상작 결정
 - (알고리즘 설계 공모전) 대학(원)생이 알고리즘으로 구현한 설계 작품에 대해 서면평가 → 발표·시연 평가를 진행하여 수상작 결정
 - (유공자 포상) 반도체 산업 발전에 헌신한 자를 추천 또는 신청 받아 포상추천심사위원회 → 공적심사위원회를 거쳐 수상자 결정

□ 추진 일정(안)

일정	칩 설계 공모전	알고리즘 설계 공모전	유공자 포상
3월	공고 (31일)		
6월	신청서 접수 마감 (30일)		
7월			신청서 접수 마감 (29일)
8월	설계작품 접수 마감 (31일)		포상추천심사위원회
9월	예선·본선심사		공적심사위원회
10월	수상자 및 시상식 계획 보고		
11월	시상식 (15일)		

□ 수상작 혜택

- 포상금, 반도체설계재산 진흥사업의 해외마케팅 지원 프로그램 신청 시 우대, 해외 기업 초청 포럼 신청 시 우대 등

□ 시상 규모

○ 칩 설계 공모전

구 분	시상수	상금(만원)	비 고
대 상	1	1,000	대통령상
금 상	1	700	국무총리상
은 상	2	각 500	산업통상자원부장관상
동 상	3	각 300	특허청장상
소 계	7	3,600	
특별상	1	200	한국발명진흥회장상
	1	200	한국반도체산업협회장상
총 계	9	4,000	

○ 알고리즘 설계 공모전

구 분	시상수	상금(만원)	비 고
금 상	1	300	특허청장상
은 상	1	200	
동 상	1	100	
총 계	3	600	

* 알고리즘 설계 공모전의 포상 규모는 대회 진행 사정에 따라 변경 가능

○ 유공자 표창

구 분	시상수	상금(만원)	비 고
공로상	1	500	특허청장상
특별상	1	200	한국반도체산업협회장상
총계	2	700	