

문 의	특허심사2국 반도체심사과	과 장 제승호 042-481-5950 사무관 김종희 042-481-5452
	2016년 12월 5일(월) 조간 부터 보도해 주시기 바랍니다. 인터넷매체 는 12월 4일(일) 낮 12시 이후 게재 바랍니다.	

급변하는 세계 반도체 시장, 지재산권 확보 더욱 중요해져

- 2016 차세대 반도체 지식재산권 포럼 열려 -

- 특허청(청장 최동규)은 세계 반도체 시장 변화에 따른 지식재산권 역량 제고를 위해 오는 12월 9일(금) 서울 강남 소재 한국지식재산센터에서 『2016 차세대 반도체 지식재산권 포럼』을 개최한다고 밝혔다.
- 최근 국내산업 침체와 수출부진, 그리고 중국의 반도체 굴기에도 우리 반도체 산업은 굳건히 세계 경쟁력을 유지해왔다. 그간 우리 기업들은 급변하는 세계 반도체 시장에서 우위를 점하기 위하여, 자동차 전장사업에 뛰어드는가 하면, 고성능 저원가의 반도체 패키지 기술 개발 및 도입을 서두르는 등 발빠른 대응에 나서왔다.
- 이에 따라 관련 기술에 대한 특허 등 지식재산권 확보는 반도체 시장 지배력 강화에 필수적이며, 더욱 그 중요성을 더해가고 있다.
- 차세대 반도체 지식재산권 포럼은 국내 반도체 기업 특허담당자, 연구원, 교수, 변리업계 종사자들 간의 소통과 지식재산권 역량 강화를 위해 매년 개최되고 있다.

- 올해 발표주제는 최근 美애플社의 스마트폰인 “아이폰7” 제조에 적용되어 이슈가 되었던 FOWLP(Fan-out Wafer Level Package) 기술 및 관련 특허 등 지식재산권 동향에 초점을 맞추었다. 반도체 담당 심사관의 현장면담 및 지재권 상담도 아울러 진행될 예정이다.
- 특허청 제승호 반도체심사과장은 “국내 반도체 산업은 기술혁신과 투자전략을 통하여 급변하는 세계 반도체 시장 질서를 재편하고 제2의 중흥기를 이룩해야 할 시기인바, 금번 포럼이 우리 반도체 기업들이 세계 반도체 시장을 주도할 수 있도록 최신 반도체 패키지 기술 등에 대한 특허전략을 모색할 수 있는 계기가 되길 기대한다”고 말했다.

【붙임 1】 2016 차세대 반도체 지식재산권 포럼 일정

【붙임 2】 행사장 약도

【참고 1】 참가신청: <http://ssforum.org/webzine/img/ksia2016/20161209.html>

【참고 2】 차세대반도체연구회(www.kipo.go.kr/club/semiconductor)

붙임1 2015 차세대 반도체 지식재산권 포럼 일정

□ 일시 및 장소

- 일시 : 2016. 12. 9.(금), 13:20 ~ 16:00
- 장소 : 한국지식재산센터 19층 대회의실(서울 강남구 역삼동)

□ 프로그램

시 간	내 용	비 고
13:20~13:50	등록 및 안내	-
13:50~14:00	개회사	제승호 과장 (특허청 반도체심사과)
14:00~15:00	· FOWLP 최근 기술 동향	최광성 박사 (ETRI)
15:00~15:55	· 최근 특허판례 동향	전일용 법원조사관 (서울중앙지법)
15:55~16:00	질의 응답 및 폐회	-

* 참가비 무료

□ 부대행사

- 심사관련 심사관 현장면담 진행
- 지재권 관련 기업 애로사항 청취 및 상담 운영
 - * 심사관 면담 및 상담 신청: 11월 30일까지 이메일(sonamu05@korea.kr)을 통해 신청
- 특허청 중소-중견기업의 지원정책 홍보 추진
 - 첨단부품 IP-R&D 등 지식재산전략원(KISTA) 지원사업 소개

붙임2 행사장 지도

- 행사장 주소: 서울특별시 강남구 테헤란로 131 (역삼동,발명진흥회)한국지식재산센터 19층 대회의실
- 2호선 역삼역 4번 출구(직진 200m), 2호선 강남역 12번 출구(직진 300m)

○ 오시는 길

