

문 의	특허심사2국 반도체심사과	과 장 제승호 사무관 김종희	042-481-5950 042-481-5452
	2017년 12월 15일(금) 조간부터 보도해 주시기 바랍니다. 인터넷매체는 12월 14(목) 낮 12시 이후 게재 바랍니다.		

특허청, 『2017 차세대 반도체 지식재산권 포럼』 개최

- 새 역사를 써가는 한국 반도체, 특허 확보로 미래 대비해야 -

특허청(청장 성윤모)은 한국반도체산업협회와 함께 12월 22일(금) 경기도 성남시 소재 한국반도체산업협회(9층 세미나실)에서 『2017 차세대 반도체 지식재산권 포럼』을 개최한다.

특허청과 한국반도체산업협회가 공동 주최하는 이번 행사는 국내 반도체 기업 특허담당자, 연구원, 교수, 변리업체 종사자들 간의 소통 및 지식재산권 역량 강화를 위해 2013년부터 매년 개최되어 올해로 5회째를 맞이한다.

특히, 올해는 국내 반도체산업 역사에 획기적인 한해로 기록될 듯하다. 고공행진중인 반도체산업의 ‘슈퍼사이클’에 힘입어 국내 반도체 제조장비 분야도 올해 처음으로 대만을 제치고 지역별 매출 선두로 올라설 가능성이 높아 졌다.

하지만 국내 반도체 장비업체들이 집중하고 있는 후(後)공정 장비 분야는 기술장벽이 낮아 중국 업체들의 추격이 거세져 불안하다. 중국시장에서 현지 업체들을 따돌리고 경쟁력을 갖추기 위해서는 중국시장진출을 위한 대응전략 마련이 필요한 상황이다. 그리고 일부 국내 업체들이 중국 진출을 추진하고는 있지만 여전히 경쟁력이

떨어지는 반도체 식각장비를 포함한 전(前)공정 장비분야 경쟁력확보도 절실하다.

이번 행사는 국내 반도체 업체들의 미래경쟁력 제고를 위해 “중국 IP 현황과 분쟁대응 전략”과 “반도체 식각장비 기술동향”을 주제로 발표될 예정이다.

특허청 제승호 반도체심사과장은 “이번 행사를 통해 반도체 중소·중견기업들이 중국 반도체 시장 진출을 위한 특허전략을 모색할 수 있는 계기가 되길 희망한다.”고 말하며, “앞으로도 특허청은 지식재산과 관련하여 반도체업계의 애로가 없도록 민·관 소통·협력을 강화하여 신뢰관계를 지속 유지해 나가겠다.”고 밝혔다.

【붙임 1】 2017 차세대 반도체 지식재산권 포럼 일정

【붙임 2】 행사장 약도

【참고 1】 참가신청: <http://ssforum.org/webzine/ksia2017/20171222.html>

【참고 2】 차세대반도체연구회(www.kipo.go.kr/club/semiconductor)



보도자료와 관련하여 자세한 내용을 원하시면 특허심사2국
반도체심사과 사무관 김종희(☎ 042-481-5452)으로 연락 바랍니다.

붙임1 2017 차세대 반도체 지식재산권 포럼 일정

□ 일시 및 장소

- 일시 : 2017. 12. 22.(금), 13:20 ~ 16:10
- 장소 : 한국반도체산업협회 9층 세미나실(경기도 판교 소재)

□ 프로그램

시 간	내 용	비 고
13:20~13:50	등록 및 안내	-
13:50~14:00	개회사	제승호 과장 (특허청 반도체심사과)
14:00~15:00	· 중국 IP 현황과 분쟁대응 전략	박병욱 부장 (주테스) '우리회사 특허관리' 공저자
15:00~16:00	· 반도체 식각장비의 기술동향	염근영 교수 (성균관대학교)
16:00~16:10	질의 응답 및 폐회	-

* 자세한 발표내용은 책자로 제공 예정, 참가비 무료

□ 부대행사

- 출원인과 심사관의 현장면담 진행
 - 심사단계에서 출원인의 문의사항을 심사관에서 직접 묻는 현장면담 실시
- 지재권 관련 기업 애로사항 청취 및 상담 운영
- 특허청 중소-중견기업의 지원정책 상담 부스 운영
 - 첨단부품 IP-R&D 등 특허전략개발원(KISTA) 지원사업 상담 및 소개

붙임2 행사장 약도

- 행사장 주소: 경기도 성남시 분당구 판교역로 182(삼평동 644번지)
한국반도체산업협회 회관 9층 세미나실
- 협회 전화번호: 02-576-3472/4
- 신분당선 판교역 1번 출구(도보 3분)

